

(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES
PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum
Internationales Büro



(43) Internationales Veröffentlichungsdatum
26. Februar 2004 (26.02.2004)

PCT

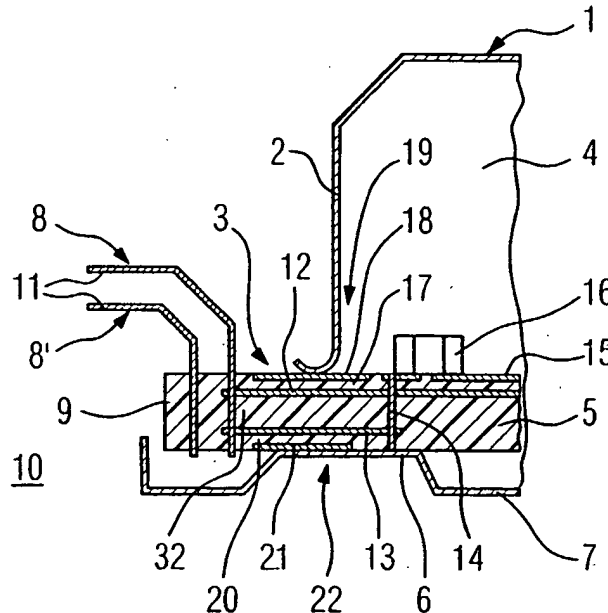
(10) Internationale Veröffentlichungsnummer
WO 2004/017471 A1

- (51) Internationale Patentklassifikation⁷: H01R 13/658 (72) Erfinder; und
(21) Internationales Aktenzeichen: PCT/DE2003/002031 (75) Erfinder/Anmelder (*nur für US*): BERBERICH, Reinhold [DE/DE]; Kellerbornstrasse 4, 60439 Frankfurt (DE).
(22) Internationales Anmeldedatum: 18. Juni 2003 (18.06.2003) (74) Gemeinsamer Vertreter: SIEMENS AKTIENGESSELLSCHAFT; Postfach 22 16 34, 80506 München (DE).
(25) Einreichungssprache: Deutsch (26) Veröffentlichungssprache: Deutsch (81) Bestimmungsstaaten (*national*): JP, KR, US.
(30) Angaben zur Priorität: 102 33 318.1 22. Juli 2002 (22.07.2002) DE (84) Bestimmungsstaaten (*regional*): europäisches Patent (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PT, RO, SE, SI, SK, TR).
(71) Anmelder (*für alle Bestimmungsstaaten mit Ausnahme von US*): SIEMENS AKTIENGESSELLSCHAFT [DE/DE]; Wittelsbacherplatz 2, 80333 München (DE).

[Fortsetzung auf der nächsten Seite]

(54) Title: SUPPRESSOR DEVICE

(54) Bezeichnung: ENTSTÖREINRICHTUNG



(57) Abstract: The invention relates to a suppressor device for an electronic device comprising a plug-in device, comprising at least one plug element (8, 8'), which is arranged on an electrically conducting housing (1) of the electronic device. A printed circuit board (5) is arranged in the housing (1) and bears an electronic circuit leading to the plug element (8). A capacitor (19,22) is connected to the plug element (8) and to the potential of the housing (1). The capacitor (19, 22) is arranged on the printed circuit board (5) which protrudes from the inner part of the housing (4) through an opening (3) with a part thereof (9) and which also extends from the inner part of the housing (4) to the outer side of the housing (10). The plug element (8) is conductively connected to the capacitor (19,22) and the circuit on the part (9) of the printed circuit board (5) located on the outer part of the housing (10).

(57) Zusammenfassung: Die Erfindung bezieht sich auf eine Entstöreinrichtung für ein elektronisches Gerät mit einer mindestens ein

Steckelement (8, 8') aufweisenden Steckeinrichtung, die an einem elektrisch leitend ausgebildeten Gehäuse (1) des elektronischen Geräts angeordnet ist. In dem Gehäuse (1) ist eine Leiterplatte (5) angeordnet, die eine elektronische Schaltung trägt, zu der das Steckelement (8) führt. Ein Kondensator (19, 22) ist einerseits mit dem Steckelement (8) und andererseits mit dem Potential des Gehäuses (1) verbunden. Der Kondensator (19, 22) ist auf der mit einem Teil (9) durch eine Öffnung (3) aus dem Gehäuseinneren (4) herausragenden Leiterplatte (5) angeordnet und erstreckt sich ebenfalls von dem Gehäuseinneren (4) zu dem Gehäuseäusseren (10). Das Steckelement (8) ist an dem im Gehäuseäusseren (10) befindlichen Teil (9) der Leiterplatte (5) mit dem Kondensator (19, 22) und der Schaltung leitend verbunden.

WO 2004/017471 A1